

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
5. April 2001 (05.04.2001)

PCT

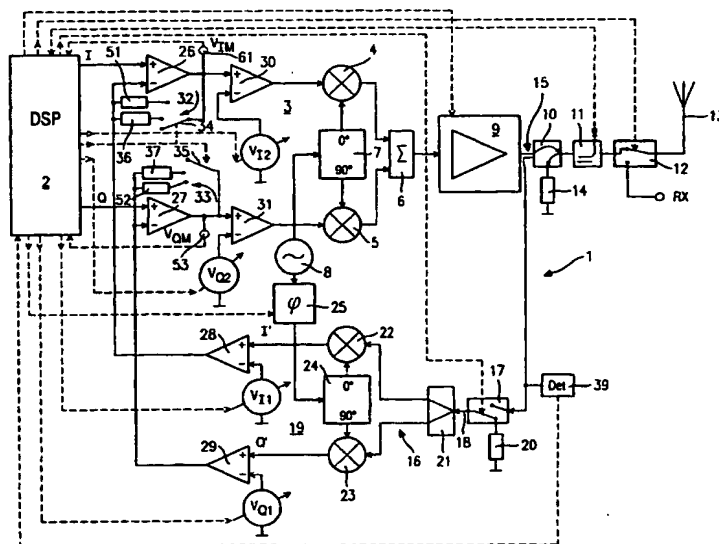
(10) Internationale Veröffentlichungsnummer
WO 01/24467 A2

- (51) Internationale Patentklassifikation⁷: H04L 27/00 (72) Erfinder; und
(21) Internationales Aktenzeichen: PCT/EP00/06078 (75) Erfinder/Anmelder (nur für US): LIPP, Friedrich
[AT/AT]; Elsenwang 112, A-5322 Hof bei Salzburg (AT).
(22) Internationales Anmeldedatum: 29. Juni 2000 (29.06.2000) (74) Anwalt: KÖRFER, Thomas; Mitscherlich & Partner,
Sonnenstrasse 33, D-80331 München (DE).
(25) Einreichungssprache: Deutsch (81) Bestimmungsstaaten (national): NO, US.
(26) Veröffentlichungssprache: Deutsch (84) Bestimmungsstaaten (regional): europäisches Patent (AT,
BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC,
NL, PT, SE).
(30) Angaben zur Priorität: 199 46 669.6 29. September 1999 (29.09.1999) DE
29. Mar 02/30 mon
(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): ROHDE & SCHWARZ GMBH & CO. KG
[DE/DE]; Mühldorfstrasse 15, D-81671 München (DE).
Veröffentlicht:
— Ohne internationalen Recherchenbericht und erneut zu
veröffentlichen nach Erhalt des Berichts.

[Fortsetzung auf der nächsten Seite]

(54) Title: METHOD FOR ADJUSTING A PHASE ANGLE OF A PHASE MODIFIER OF A TRANSMITTING DEVICE

(54) Bezeichnung: VERFAHREN ZUM EINSTELLEN EINES PHASENWINKELS EINES PHASENSCHIEBERS EINER SEN-
DEEINRICHTUNG



(57) Abstract: The invention relates to a method for adjusting a phase angle (ϕ) of a phase modifier (25) of a transmitting device which comprises a quadrature modulator (3), a power amplifier (9), a quadrature demodulator (19) and differential amplifiers (26, 27). The power amplifier (9) is linearized via the feedback loop (16) according to the Cartesian feedback method. The phase modifier (25) supplies an oscillator signal to the quadrature demodulator (19). Said oscillator signal is shifted by the phase angle (ϕ) to be adjusted with regard to the oscillator signal that is supplied to the quadrature modulator (3). According to the invention, an input signal with a constant inphase component (I) and a constant quadrature phase component (Q) is applied during each transmission burst, and the quadrature component (V_{QM}) and/or the inphase component (V_{IM}) is measured at a measuring point (53, 61) located behind the output of the differential amplifiers (26, 27).

[Fortsetzung auf der nächsten Seite]

WO 01/24467 A2



Zur Erklärung der Zweibuchstaben-Codes, und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) Zusammenfassung: Die Erfindung betrifft ein Verfahren zum Einstellen eines Phasenwinkels (ϕ) eines Phasenschiebers (25) einer Sendeeinrichtung, die einen Quadraturmodulator (3), einen Leistungsverstärker (9), einen Quadraturdemodulator (19) und Differenzverstärker (26, 27) umfasst. Der Leistungsverstärker (9) ist nach der Methode des cartesian feedback über die Rückkopplungsschleife (16) linearisiert. Der Phasenschieber (25) führt dem Quadraturdemodulator (19) ein Oszillatorsignal zu, das gegenüber dem Oszillatorsignal, das dem Quadraturmodulator (3) zugeführt wird, um den einzustellenden Phasenwinkel (ϕ) verschoben ist. Erfindungsgemäss wird bei jedem Sende-Burst ein Eingangssignal mit einer konstanten Inphase-Komponente (I) und einer konstanten Quadraturphase-Komponente (Q) angelegt und die Quadratur-Komponente (V_{QM}) und/oder die Inphase-Komponente (V_{IM}) an einem Messpunkt (53, 61) hinter dem Ausgang der Differenzverstärker (26, 27) gemessen.

**Verfahren zum Einstellen eines Phasenwinkels eines
Phasenschiebers einer Sendeeinrichtung**

Die Erfindung betrifft ein Verfahren zum Einstellen eines
5 Phasenwinkels eines Phasenschiebers einer Sendeeinrichtung.
Die Sendeeinrichtung umfaßt einen Quadraturmodulator und
einen Leistungsverstärker, der durch eine sogenannte
kartesische Rückkopplungsschleife (cartesian feedback) mit
einem Quadraturdemodulator linearisiert ist.

10 Ein Verfahren nach dem Oberbegriff des Anspruchs 1 geht
beispielsweise aus der EP 0 706 259 A1 hervor. Bei der aus
dieser Druckschrift hervorgehenden Sendeeinrichtung wird ein
Basisband-Eingangssignal über zwei Differenzverstärker einem
15 Quadraturmodulator zugeführt, welcher eine
Quadraturmodulation der Inphase-Komponente und der
Quadraturphase-Komponente des komplexen Eingangssignals
vornimmt. Die Leistungsverstärkung erfolgt in einem dem
Quadraturmodulator nachgeschalteten Leistungsverstärker. Zum
20 Ausgleich der Nichtlinearität dieses Leistungsverstärkers
ist eine Rückkopplungsschleife vorgesehen, die im
allgemeinen als cartesian feedback bezeichnet wird. In
dieser Rückkopplungsschleife befindet sich ein
Quadraturdemodulator, der das rückgekoppelte Signal in eine
25 rückgekoppelte Inphase-Komponente und eine rückgekoppelte
Quadraturphase-Komponente zerlegt. Die rückgekoppelte
Inphase-Komponente wird zusammen mit der Inphase-Komponente
des Eingangssignals einem dem Quadraturmodulator
vorgeschalteten ersten Differenzverstärker zugeführt.
30 Entsprechend wird die rückgekoppelte Quadraturphase-
Komponente zusammen mit der Quadraturphase-Komponente des
Eingangssignals einem zweiten Differenzverstärkers
zugeführt. Dadurch werden die Nichtlinearitäten des
Leistungsverstärkers über das rückgekoppelte Signal
35 ausgeglichen.

Bei einer nach dem cartesian-feedback-Verfahren arbeitenden
Sendeeinrichtung ist es besonders wichtig, daß das
rückgekoppelte Signal phasenrichtig eingekoppelt wird. Um

dies zu erreichen wird das Signal eines lokalen Oszillators, welches für die Quadraturmodulation und Quadraturdemodulation benötigt wird, dem Quadraturdemodulator unter einem gegenüber dem Quadraturmodulator verschobenen Phasenwinkel zugeführt. Die Phasenverschiebung erfolgt in einem Phasenschieber, dessen Phasenwinkel eingestellt werden muß. Zur Einstellung des Phasenwinkels wird in der EP 0 706 259 A1 ein Testbetrieb vorgeschlagen, bei welchem die Rückkopplungsschleife am Ausgang des Quadraturdemodulators unterbrochen wird. An den Eingang des Quadraturmodulators wird ein Testsignal angelegt und das Ausgangssignal des Quadraturdemodulators wird gemessen. Bei einem vorgegebenen Eingangssignal kann aus dem Realteil und dem Imaginärteil des Ausgangssignals des Quadraturdemodulators der einzustellende Phasenwinkel berechnet werden.

Nachteilig bei der in der EP 0 706 259 A1 vorgeschlagenen Vorgehensweise ist jedoch, daß die Rückkopplungsschleife zum Ermitteln des Phasenwinkels jedesmal geöffnet werden muß. Diese Verfahren mag geeignet sein, um den Phasenwinkel bei der Inbetriebnahme einmalig einzustellen. Bei der Anwendung einer nach dem Prinzip des cartesian feedback arbeitenden Sendeeinrichtung im Flugfunk, insbesondere beim nach dem VDL-Standard (VHL-digital-link) im TDMA-Simplex-Betrieb arbeitenden digitalen Flugfunk, besteht jedoch die Notwendigkeit, den Phasenwinkel bei jedem Sendeintervall (Sendeburst) zu überprüfen und ggf. nachzujustieren. Dies ist mit dem aus der EP 0 706 259 A1 hervorgehenden Verfahren aufgrund der zeitaufwendigen Auftrennung der Rückkopplungsschleife und des komplizierten Meßverfahrens nicht durchführbar.

Der Erfindung liegt deshalb die Aufgabe zugrunde, ein Verfahren zum Einstellen eines Phasenwinkels eines Phasenschiebers einer Sendeeinrichtung mit einem Leistungsverstärker, welcher nach dem Prinzip des cartesian feedback linearisiert ist, anzugeben, welches bei jedem

Sendeintervall eine Korrektur bzw. Nachstellung des Phasenwinkels ermöglicht.

- Die Aufgabe wird durch die kennzeichnenden Merkmale des Anspruchs 1 in Verbindung mit den gattungsbildenden Merkmalen gelöst.

Der Erfindung liegt die Erkenntnis zugrunde, daß durch Anlegen eines Eingangssignals mit einer vorgegebenen, konstanten Inphase-Komponente und einer vorgegebenen, konstanten Quadraturphase-Komponente sich einer Abweichung des Phasenwinkels relativ einfach ermitteln läßt. Dabei kann die Rückkopplungsschleife bestehend aus Quadraturmodulator, Leistungsverstärker und Quadraturdemodulator und den Differenzverstärkern geschlossen bleiben. Das Verfahren kann bei jedem Sendeintervall durchgeführt werden, da es nicht zeitaufwendig ist und keine Auftrennung der Rückkopplungsschleife erfordert.

- Die Ansprüche 2 bis 9 betreffen vorteilhafte Weiterbildungen des erfindungsgemäßen Verfahrens.

Vorteilhaft kann das Anlegen eines Eingangssignals mit vorgegebener Inphase-Komponente ($I = \text{const.}$) und ohne Quadraturphase-Komponente ($Q = 0$) sowie das Messen der Quadraturphase-Komponente am Ausgang des Differenzverstärkers zu Beginn eines jeden Sendeintervalls erfolgen. Beim Umschalten vom Empfangsbetrieb zum Sendebetrieb ist es zu Beginn des Sendeintervalls ohnehin vorteilhaft über beispielsweise drei Datensymbole hinweg ein Referenzsignal mit einer reinen Inphase-Komponente ohne Quadraturphase-Komponente anzulegen. Dieses Referenzsignal kann für die erfindungsgemäße Phasenbestimmung ohne zeitlichen Mehraufwand verwendet werden. Bei einem Eingangssignal ohne Quadraturphase-Komponente ($Q = 0$) tritt idealerweise am Ausgang des Differenzverstärkers in der Quadraturphase-Regelschleife keine Spannung auf. Wird an diesem Meßpunkt dennoch eine Spannung gemessen, so deutet dies auf einen Phasenfehler hin, welcher in dem nächsten

Sendeunterbrechungs-Intervall bzw. Empfangsintervall
korrigiert werden kann.

Der Phasenkorrekturwert kann aus der gemessenen
5 Quadraturphase-Komponente ggf. unter Berücksichtigung der
zusätzlich gemessenen Inphase-Komponente durch eine Arcus-
Tangens-Beziehung unmittelbar bestimmt werden. Die den
Meßwerten zugeordnete Phasenkorrekturwerte können in einem
10 Speicher tabelliert sein (look-up-Tabelle) und ohne weitere
Berechnung unmittelbar abgelesen werden. Eine alternative
Möglichkeit zur Bestimmung des optimalen
Phasenkorrekturwertes besteht in einem Versuchs- und
Irrtumsverfahren, bei welchem der Phasenwinkel versuchsweise
15 während eines Empfangsintervalls geringfügig verändert wird
und in dem nachfolgenden Sendeintervall durch Messen der
Quadraturphase-Komponente mit dem vorstehend beschriebenen
Referenzsignal ermittelt wird, ob der neu eingestellte
Phasenwinkel ein besseres Resultat erbringt. Ist dies der
Fall, so wird der Phasenwinkel im nachfolgenden
20 Empfangsintervall in diese Richtung weiter verändert.
Erbringt der neu eingestellten Phasenwinkel eine
Verschlechterung, so wird im nachfolgenden Empfangsintervall
der Phasenwinkel auf den vorher eingestellten Wert
zurückgestellt. Durch diesen Feinabgleich können
25 geringfügige Phasenfluktationen, welche sich beispielsweise
durch eine Temperaturdrift ergeben, im laufenden Betrieb
nachkorrigiert werden.

Vor der erstmaligen Inbetriebnahme der Sendeeinrichtung ist
30 es vorteilhaft, eine Voreinstellung des Phasenwinkels so
vorzunehmen, daß sich eine minimale Ausgangsleistung ergibt.
Für diesen Fall ergibt sich die maximale Eigendämpfung des
Systems im Gegensatz zum umgekehrten Fall der maximalen
Ausgangsleistung, bei welcher sich die maximale Mitkopplung
35 des Systems ergibt. Das Signal der Rückkopplungsschleife
wird in diesem Fall gedämpft.

Ein vereinfachtes Ausführungsbeispiel der Erfindung wird nachfolgend unter Bezugnahme auf die Zeichnung näher beschrieben. In der Zeichnung zeigen:

- 5 Fig. 1 ein Blockschaltbild eines Ausführungsbeispiels einer Sendeeinrichtung, welche sich für das erfindungsgemäße Verfahren eignet;
- 10 Fig. 2 ein Zeitdiagramm zur Erläuterung des erfindungsgemäßen Verfahrens;
- Fig. 3 ein Flußdiagramm zur Erläuterung eines Ausführungsbeispiels des erfindungsgemäßen Verfahrens und
- 15 Fig. 4 ein Diagramm zur Erläuterung der Messung des Phasenkorrekturwinkels.

20 Fig. 1 zeigt eine zur Durchführung des erfindungsgemäßen Verfahrens geeignete Sendeeinrichtung 1 in einem prinzipiellen Blockschaltbild.

Ein digitaler Signalprozessor (DSP) 2 erzeugt ein komplexes Eingangssignal für einen Quadraturmodulator 3, der aus einem
25 Inphase-Mischer 4, einem Quadraturphase-Mischer 5 und einem Summierer 6 sowie einem Phasenschieber 7 besteht. Das komplexe Eingangssignal besteht aus einer Inphase-Komponente I und einer Quadraturphase-Komponente Q, wobei die Inphasen-Komponente I dem Inphase-Mischer 4 und die Quadraturphase-Komponente Q dem Quadraturphase-Mischer 5 zugeführt wird.
30 Dem Phasenschieber 7 wird das Ausgangssignal eines lokalen Oszillators 8 zugeführt, wobei der Phasenschieber 7 dieses Oszillatorsignal dem Inphase-Mischer 4 ohne Phasenverschiebung und dem Quadraturphase-Mischer 5 unter einer Phasenverschiebung von 90° zuführt.
35

Dem Quadraturmodulator 3 ist ein Leistungsverstärker 9 nachgeschaltet, der das quadraturmodulierte Signal entsprechend der Sendeleistung der Sendeeinrichtung 1

leistungsverstärkt und über einen Zirkulator 10, einen Leistungsdetektor 11 und einen Sende-Empfangsumschalter 12 einer Antenne 13 zuführt. Im in Fig. 1 dargestellten Ausführungsbeispiel dient der digitale Signalprozessor 2
5 gleichzeitig als Steuereinheit für die Sende-Empfangsumschaltung und steuert den Sende-Empfangsumschalter 12 so an, daß die Antenne 13 beim Sendebetrieb mit dem Leistungsverstärker 9 und beim Empfangsbetrieb mit einem als RX bezeichneten Empfänger verbunden ist. Um eine
10 Rückkopplung eventuell reflektierter Sendeleistung in den Leistungsverstärker 9 zu vermeiden, dient der mit dem Abschlußwiderstand 14 verbundene Zirkulator 10.

In dem Signalpfad zwischen dem Leistungsverstärker 9 und der
15 Antenne 13 befindet sich ein Auskoppler 15, der das Ausgangssignal des Leistungsverstärkers 9 in eine Rückkopplungsschleife 16 einkoppelt. In der Rückkopplungsschleife 16 befindet sich ein Umschalter 17, über welchen ein Eingang 18 eines Quadraturdemodulators 19
20 wahlweise mit dem Auskoppler 15 oder einem Abschlußwiderstand 20 verbindbar ist. Zwischen dem Auskoppler 15 und dem Umschalter 17 befindet sich ein logarithmischer Leistungsdetektor 39. Der Quadraturdemodulator 19 besteht aus einem Signalverteiler
25 21, der das Eingangssignal gleichmäßig auf einen Inphase-Mischer 22 und einen Quadraturphase-Mischer 23 verteilt. Ferner ist ein Phasenschieber 24 vorgesehen, dem das Ausgangssignal des lokalen Oszillators 8 über einen einstellbaren Phasenschieber 25 zugeführt wird. Der
30 Phasenschieber 24 arbeitet wie der Phasenschieber 7 und führt dem Inphase-Mischer 22 ein nicht phasenverschobenes Oszillatorsignal und dem Quadraturphasen-Mischer 23 ein um 90° phasenverschobenes Oszillatorsignal zu, wobei das Oszillatorsignal vorher durch den Phasenverschieber 25
35 insgesamt um einen Phasenwinkel ϕ phasenverschoben wurde.

Am Ausgang des Inphase-Mischers 22 liegt eine rückgekoppelte Inphase-Komponente I' und am Ausgang des Quadraturphase-Mischers 23 liegt eine rückgekoppelte Quadraturphase-

Komponente Q' vor. Die Inphase-Komponente I des Eingangssignals wird auf den (+)-Eingang eines ersten Differenzverstärkers 26 gegeben, während die rückgekoppelte Inphase-Komponente I' auf den (-)-Eingang der ersten
5 Differenzverstärkers 26 gegeben wird. In entsprechender Weise wird die Quadraturphase-Komponente Q des Eingangssignals dem (+)-Eingang eines zweiten Differenzverstärkers 27 zugeführt, während die rückgekoppelte Quadraturphase-Komponente Q' dem (-)-Eingang
10 des zweiten Differenzverstärkers 27 zugeführt wird. Durch diese, allgemein als cartesian feedback bezeichnete Rückkopplungs-Anordnung wird erreicht, daß Linearisierungsfehler des Leistungsverstärkers 9 durch den in der Rückkopplungsschleife 16 angeordneten
15 Quadraturdemodulators 19 und die Differenzverstärker 26 und 27 kompensiert werden. Dabei ist jedoch zu beachten, daß das rückgekoppelte Signal I', Q' den Differenzverstärkern 26 und 27 mit einer Phasenverschiebung von 0° gegenüber dem Eingangssignal I, Q zugeführt wird. Die richtige Phasenlage
20 wird durch den verstellbaren Phasenverschieber 25 eingestellt, dessen Phasenwinkel ϕ durch den digitalen Signalprozessor über ein Steuersignal mit dem erfindungsgemäßen Verfahren veränderbar ist.

25 Da sowohl der Quadraturmodulator 3 als auch der Quadraturdemodulator 19 einen Gleichspannungsversatz (DC-offset) aufweisen, ist dieser Gleichspannungsversatz entsprechend zu kompensieren. Dazu dient ein dritter Differenzverstärker 28, der zwischen dem Inphase-Mischer 22
30 des Quadraturdemodulators 19 und dem ersten Verstärker 26 angeordnet ist. Ein vierter Differenzverstärker 29 ist zwischen dem Quadraturphase-Mischer 23 des Quadraturdemodulators 19 und dem zweiten Differenzverstärker 27 angeordnet. Während dem (+)-Eingang des dritten
35 Differenzverstärkers 28 die rückgekoppelte Inphase-Komponente I' zugeführt wird, wird dem (-)-Eingang des dritten Differenzverstärkers 28 eine erste Abgleichspannung V_{I1} zugeführt, so daß am Ausgang des dritten Differenzverstärkers 28 der Gleichspannungsversatz in der

I'-Komponente des Quadraturdemodulators 19 kompensiert ist. In entsprechender Weise wird dem vierten Differenzverstärker 29 an dessen (+)-Eingang die rückgekoppelte Quadraturphase-Komponente Q' zugeführt, während dessen (-)-Eingang eine
5 vierte Abgleichspannung V_{Q1} zugeführt wird.

Um den Gleichspannungsversatz des Quadraturmodulators 3 zu kompensieren, dient ein fünfter Differenzverstärker 30, dessen (+)-Eingang der Ausgang des ersten
10 Differenzverstärkers 26 zugeführt wird, während dessen (-)-Eingang eine dritte Abgleichspannung V_{I2} zugeführt wird. Ferner ist ein sechster Differenzverstärker 31 vorgesehen, dessen Ausgang mit dem Quadraturphase-Mischer 5 des Quadraturmodulators 3 verbunden ist, und dessen (+)-Eingang
15 der Ausgang des zweiten Differenzverstärkers 27 zugeführt ist. Dem (-)-Eingang des sechsten Differenzverstärkers 31 ist eine vierte Abgleichspannung V_{Q2} zugeführt. Die Abgleichspannungen V_{I1} , V_{Q1} , V_{I2} und V_{Q2} sind in Fig. 1 als steuerbare Spannungsquellen zur besseren Veranschaulichung
20 eingezeichnet, jedoch werden diese Abgleichspannungen zweckmäßigerweise intern in dem digitalen Signalprozessor 2 erzeugt.

Bei der schnellen Umschaltung zwischen Sendebetrieb und
25 Empfangsbetrieb besteht bei Verwendung einer Rückkopplungsschleife 16 nach dem cartesian feedback Prinzip das Problem, daß der Hochfrequenz-Signalfad der Schleife bestehend aus dem Quadraturmodulator 3, dem Leistungsverstärker 9, dem Quadraturdemodulator 19 und den
30 Differenzverstärkern 26 und 27 beim Umschalten vom Sendebetrieb zum Empfangsbetrieb unterbrochen werden muß, da der Leistungsverstärker 9 und der lokale Oszillator 8 abgeschaltet werden müssen. Bei dem Wiedereinschalten des Leistungsverstärkers 9 und des lokalen Oszillators 8 und dem
35 Wiederherstellen des Hochfrequenz-Signalfades über die Rückkopplungsschleife 16 kommt es zu einem Schaltstoß, da die Spannungen des Regelsystems, also die Ausgangsspannungen der beiden Differenzverstärker 26, 27, bei geöffnetem Hochfrequenz-Signalfad an den positiven oder negativen

Regelanschlag laufen. Dies führt zu einem unzulässigen Leistungssprung auf die maximal mögliche Sendeleistung des Leistungsverstärkers 9. Deshalb sind in Fig. 1 neben dem Hochfrequenz-Signalfad vom Ausgang der Differenzverstärker 26 und 27 über den Quadraturmodulator 3, den Leistungsverstärker 9 und den Quadraturdemodulator 19 zum (-)-Eingang der Differenzverstärker 26 und 27 zwei direkte Gleichstrom-Signalfade 32 und 33 vorzusehen, die den Ausgang des jeweils zugeordneten Differenzverstärkers 26 bzw. 27 mit dem (-)-Eingang des jeweiligen Differenzverstärkers 26 bzw. 27 direkt verbinden. Die direkten Gleichstrom-Signalfade 32 und 33 bestehen im dargestellten Ausführungsbeispiel jeweils aus einem steuerbaren Schalter 34 bzw. 35, die beispielsweise als Feldeffekt-Transistoren ausgebildet sein können, und einem in Serie geschalteten Widerstand 36 bzw. 37. Während des Empfangsbetriebs kann am Ein- und Ausgang des Differenzverstärkers 26 und 27 ein konstantes OV-Potential aufrechterhalten werden, so daß das Umschalten in den Sendebetrieb stoßfrei erfolgt. Die Funktion der parallel zu den Widerständen 36 und 37 angeordneten und über eine gesonderte Schalterstellung mit den Schaltern 34 und 35 verbindbaren niederohmigen Widerstände 51 und 52 wird später erläutert.

25

Fig. 2 zeigt in einem Zeitdiagramm den Ablauf des Umschaltens von dem Empfangsbetrieb in den Sendebetrieb. In dem obersten Teildiagramm ist die Ausgangsleistung TX als Funktion der Zeit logarithmisch dargestellt. In Fig. 2 ist ferner das Signal des spätestmöglichen Empfang-Intervalls dargestellt und mit RX bezeichnet. In dem darunterliegenden Teildiagramm ist das Eingangssignal I/Q als Funktion der Zeit dargestellt. Darunter befindet sich das Signal "S/E" zur Betätigung des Sende-Empfangsumschalters 12 und das Signal "DC-Loop" zur Betätigung der Schalter 34 und 35 jeweils als Funktion der Zeit t. Das Signal "BIAS" bezeichnet die Versorgungsspannung für den Leistungsverstärker 9, während das Signal "LO-Pegel" den Pegel des lokalen Oszillators 8 bezeichnet.

Wie aus Fig. 2 erkennbar, wird bei der Umschaltung vom Empfangsbetrieb in den Sendebetrieb wie folgt vorgegangen:

- 5 Zunächst wird der Pegel des lokalen Oszillators 8 erhöht. Dann wird die Versorgungsspannung (BIAS) für den Leistungsverstärker 9 zugeschaltet und anschließend der Schalter 17 betätigt, so daß der Eingang des Quadraturdemodulators 19 auf den Auskoppler 15 umgeschaltet
- 10 wird. Nachdem somit die Hochfrequenz-Rückkopplungsschleife geschlossen ist, werden die Schalter 34 und 35 durch das Signal "DC-Loop" geöffnet und somit die Gleichstrom-Pfade 32 und 33 unterbrochen. Schließlich wird durch das Signal "S/E" der Sende-Empfangsumschalter 12 in dem Sendebetrieb
- 15 umgeschaltet. Nachfolgend kann das Eingangssignal I/Q über die (+)Eingänge der Differenzverstärker 26 und 27 dem Quadraturmodulator 3 zugeführt werden und somit die Ausgangsleistung TX sukzessive erhöht werden (Ramping).
- 20 Im Zeitintervall zwischen den Zeitpunkten t_1 und t_2 steht ein nahezu konstantes Ausgangssignal zur Verfügung. Im Ausführungsbeispiel wird als Referenzsignal zwischen den zeitpunkten t_1 und t_2 ein Eingangssignal I/Q verwendet, das aus einer konstanten Inphase-Komponente ($I = \text{const.}$) ohne
- 25 Quadraturphase-Komponente ($Q = 0$) besteht. Dieses Signal wird zu Beginn eines jeden Sendeintervalls vor der Übertragung der eigentlichen Daten als Referenzsignal für eine Zeitdauer von vorzugsweise drei Datensymbolen im Zeitintervall zwischen t_1 und t_2 angelegt. Gleichzeitig wird
- 30 zumindest die Quadraturphase-Komponente V_{QM} an dem Meßpunkt 53 in Fig. 1 gemessen. Vorzugsweise wird auch die Inphase-Komponente V_{IM} an dem Meßpunkt 61 gemessen. Da eine reine Inphase-Komponente ohne Quadraturphase-Komponente als Eingangssignal verwendet wird, ist das Meßsignal V_{QM} an dem
- 35 Meßpunkt 53 im Idealfall, d. h. bei richtig gewähltem Phasenwinkel ϕ für den Phasenschieber 25 Null. Tritt eine abweichende Meßspannung auf, so deutet dies auf einen Phasenfehler hin, welcher zu korrigieren ist.

Anhand von Fig. 3 wird das erfindungsgemäße Verfahren zum Einstellen des Phasenwinkels ϕ erläutert. Das Verfahren gliedert sich in eine bei der Inbetriebnahme der Sendeeinrichtung 1 einmalig vorzunehmende Voreinstellung des Phasenwinkels ϕ (Verfahrensschritte 40), eine Nachstellung des Phasenwinkels ϕ bei jedem Sende-Intervall (Sende-Burst) (Verfahrensschritte 41) und eine optionale Feinnachstellung des Phasenwinkels ϕ bei jedem Sende-Intervall (Verfahrensschritte 42).

10

Bei der Inbetriebnahme der Sendeeinrichtung 1 wird der Phasenwinkel ϕ des Phasenschiebers 25 bei dem in Fig. 3 dargestellten Ausführungsbeispiels so voreingestellt, daß mit dem logarithmischen Leistungsdetektor 39 oder mit dem Leistungsdetektor 11 die Leistung P in Abhängigkeit von dem Phasenwinkel ϕ gemessen wird. Der Phasenwinkel ϕ wird dabei kontinuierlich im Bereich von 0° bis 360° variiert. Schließlich wird derjenige Phasenwinkel ϕ eingestellt, bei welchem die Messung die minimale Leistung P_{\min} ergeben hat.

20 Dieses Meßprinzip beruht darauf, daß für den Phasenwinkel ϕ , für welchen sich die minimale Ausgangsleistung P_{\min} ergibt, davon auszugehen ist, daß die Rückkopplungsschleife 16 optimal gegengekoppelt ist. Der so voreingestellte Phasenwinkel ϕ bietet in der Regel einen guten Ausgangspunkt für das nachfolgend zu beschreibende Einstellverfahren, das bei jedem Sendeintervall vorgenommen wird. Während dieser Messung der Ausgangsleistung wird das Signal der Rückkopplungsschleife 16 gedämpft, um bei einer groben Fehleinstellung des Phasenwinkels ϕ eine zu große Mitkopplung mit der Gefahr der Zerstörung des Leistungsverstärkers 9 zu vermeiden. Im Ausführungsbeispiel wird diese Dämpfung dadurch erzielt, daß die Schalter 35 und 35 auf die niederohmigen Widerstände 51 und 52 umgeschaltet werden, um eine starke Gegenkopplung der Differenzverstärker 26 und 27 zu erzielen. Alternativ könnten z. B. auch Serienwiderstände in der Rückkopplungsschleife 16 zugeschaltet werden.

Bei dem erfindungsgemäßen Einstellverfahren wird wie beschrieben zu Beginn eines jeden Sende-Intervalls bzw. Sende-Burst für eine Zeitdauer von vorzugsweise drei Datensymbolen ein Referenzsignal mit einer reinen Inphase-Komponente ($I = \text{const.}$) ohne Quadraturphase-Komponente ($Q = 0$) angelegt und zumindest die Quadraturphase-Komponente (Meßsignal V_{QM}) am Ausgang des zweiten Differenzverstärkers 27 am Meßpunkt 53 gemessen. Da die Inphase-Komponente I konstant ist, genügt es, die gemessenen Quadraturphase-Komponente V_{QM} mit der Eingangs-Inphase-Komponente I in Relation zu setzen und als Argument für die Arcus-Tangens-Funktion zu verwenden, um den Phasenkorrekturwert $\Delta\phi$ zu erhalten. Die Meßgenauigkeit kann erhöht werden, indem die gemessene Quadraturphase-Komponente V_{QM} nicht mit der vorgegebenen Inphase-Komponente I am Eingang des ersten Differenzverstärkers 26, sondern mit der am Ausgang des ersten Differenzverstärkers 26 gemessenen Inphase-Komponente V_{IM} in Relation gesetzt wird. Der korrigierte Phasenwinkel ϕ' ergibt sich dann durch Addition des Phasenkorrekturwinkels $\Delta\phi$ zu dem bisher eingestellten Phasenwinkel ϕ . Der Phasenkorrekturwert $\Delta\phi$ kann in einer gespeicherten Tabelle in Abhängigkeit von dem gemessenen Signal V_{QM} bzw. V_{QM} und V_{IM} abgelesen werden.

Bei der in Fig. 3 beschriebenen Variante des Einstellverfahrens erfolgt das Nachstellen des Phasenwinkels ϕ mittels der Arcus-Tangens-Funktion nur so lange, als der erhaltene Phasenkorrekturwert $\Delta\phi$ größer als eine vorgegebene Konstante c ist. Wird der Phasenkorrekturwert $\Delta\phi$ kleiner als der Grenzwert c , so wird in ein iteratives Feineinstellverfahren 42 übergegangen. Dieses Feineinstellverfahren 42 beruht auf einem Versuchs- und Irrtum-Prinzip. Vor jedem Sende-Burst wird der aktuell eingestellte Phasenwinkel ϕ versuchsweise um eine Schrittweite $\Delta\phi_{\text{step}}$ verändert und dann zu Beginn des Sende-Bursts die Meßspannung V_{QM} am Meßpunkt 53 gemessen, während am Eingang eine reine Inphase-Komponente I ohne Quadraturphase-Komponente anliegt. Bei richtig eingestelltem Phasenwinkel ϕ ist die Meßspannung V_{QM} idealerweise 0.

Verringert sich der Betrag $|V_{QM}|$ der Meßspannung V_{QM} durch die Variation des eingestellten Phasenwinkels ϕ , ist dieser neue eingestellte Phasenwinkel ϕ' besser als der bisher eingestellte Phasenwinkel ϕ . Ggf. wird der Phasenwinkel ϕ für den nächsten Sende-Burst nochmals in dieser Richtung verändert, um auszuprobieren, ob der Betrag der Meßspannung V_{QM} dabei noch weiter abnimmt. Ggf. kann die Schrittweite in Abhängigkeit von dem Betrag der Meßspannung V_{QM} variiert werden. Wird der Betrag der Meßspannung V_{QM} jedoch größer, so wird auf den bisher eingestellten Phasenwinkel ϕ zurückgestellt.

Dieses Verfahren wird dann in die entgegengesetzte Richtung mit umgekehrtem Vorzeichen von $\Delta\phi_{step}$ wiederholt werden. Ergibt auch die Feinverstellung in die entgegengesetzte Richtung keine Verbesserung, so ist der bisher eingestellte Phasenwinkel ϕ als optimaler Wert und wird für eine vorbestimmte Zeitdauer belassen. Nach einer Zeitdauer, nach welcher sich z. B. aufgrund einer thermischen Drift eine Verstellung des Phasenwinkels ϕ ergeben haben kann, wird das vorstehend beschriebene Verfahren wiederholt.

Fig. 4 zeigt das vorgegebene, konstante Eingangssignal (I , Q), bestehend aus der Inphase-Komponente I und der Quadraturphase-Komponente Q , und das am Ausgang der Differenzverstärker 26 und 27 gemessene Meßsignal (V_{IM} , V_{QM}), bestehend aus der gemessenen Inphase-Komponente V_{IM} und der gemessenen Quadraturphase-Komponente V_{QM} .

Dabei ergibt sich der vorgegebene Soll-Phasenwinkel ϕ_{soll} durch die Beziehung

$$\phi_{soll} = \arctan \frac{Q}{I}.$$

Der gemessene Ist-Phasenwinkel ϕ_{ist} ergibt sich durch die Beziehung

$$\varphi_{\text{ist}} = \arctan \frac{V_{QM}}{V_{IM}}.$$

Der Phasenkorrekturwert $\Delta\varphi$ ergibt sich aus der Beziehung

5
$$\Delta\varphi = \varphi_{\text{ist}} - \varphi_{\text{soll}} =$$

$$= \arctan \frac{V_{QM}}{V_{IM}} - \arctan \frac{Q}{I}.$$

Bei dem anhand von Fig. 3 beschriebenen Ausführungsbeispiel
10 wurde ein Eingangssignal mit einer reinen Inphase-Komponente
verwendet, wobei die Eingangs-Quadraturphase-Komponente Q
Null ist, so daß $\varphi_{\text{soll}} = 0$ ist. Wie die vorstehende
Beziehung zeigt, können jedoch auch andere Eingangssignale
mit anderen Soll-Phasenwinkeln verwendet werden, wobei die
15 Verwendung des Soll-Phasenwinkels $\varphi_{\text{soll}} = 0$ wegen der sich
ergebenden Vereinfachung des Meßverfahrens bevorzugt ist.

Die Erfindung ist nicht auf das dargestellte
Ausführungsbeispiel beschränkt. Insbesondere können auch
20 andere als in Fig. 3 dargestellte Algorithmen zum Einsatz
kommen. Die in Fig. 3 dargestellte Voreinstellung des
Phasenwinkels φ kann auch in anderer Weise vorgenommen
werden. Statt eines Eingangssignals mit einer reinen
Inphase-Komponente kann jedes beliebige Eingangssignal mit
25 konstantem Phasenwinkel φ verwendet werden.

Patentansprüche

1. Verfahren zum Einstellen eines Phasenwinkels (φ) eines Phasenschiebers (25) einer Sendeeinrichtung (1),
- 5 wobei die Sendeeinrichtung (1)
- einen Quadraturmodulator (3) zur Quadraturmodulation einer Inphase-Komponente (I) und einer Quadraturphase-Komponente (Q) eines komplexen Eingangssignals (I,Q),
- einen dem Quadraturmodulator (3) nachgeschalteten
- 10 Leistungsverstärker (9),
- einen Quadraturdemodulator (19) zur Quadraturdemodulation des Ausgangssignals des Leistungsverstärkers (9) in eine rückgekoppelte Inphase-Komponente (I') und eine rückgekoppelte Quadraturphase-Komponente (Q'),
- 15 einen dem Quadraturmodulator (3) vorgeschalteten ersten Differenzverstärker (26), dessen ersten Eingang die Inphase-Komponente (I) des Eingangssignals und dessen zweiten Eingang die rückgekoppelte Inphase-Komponente (I') zugeführt wird,
- 20 einen dem Quadraturmodulator (3) vorgeschalteten zweiten Differenzverstärker (27), dessen ersten Eingang die Quadraturphase-Komponente (Q) des Eingangssignals und dessen zweiten Eingang die rückgekoppelte Quadraturphase-Komponente (Q') zugeführt wird, und
- 25 einen Phasenschieber (25), der dem Quadraturdemodulator (19) ein Oszillatorsignal zuführt, das gegenüber einem Oszillatorsignal, das dem Quadraturmodulator (3) zugeführt wird, um den einzustellenden Phasenwinkel (φ) verschoben ist,
- 30 aufweist,
- gekennzeichnet durch**
- folgende Verfahrensschritte:
- Anlegen eines Eingangssignals mit einer vorgegebenen, konstanten Inphase-Komponente (I) und eine vorgegebenen,
 - 35 konstanten Quadraturphase-Komponente (Q) bei jedem Sende-Intervall bei geschlossener Rückkopplungsschleife (16) bestehend aus Quadraturmodulator (3), Leistungsverstärker (9), Quadraturdemodulator (19) und erstem und zweitem Differenzverstärkern (26, 27),

- Messen der Quadraturphase-Komponente (V_{QM}) und/oder der Inphase-Komponente (I_{QM}) an einem Meßpunkt (53; 61) hinter dem Ausgang der Differenzverstärker (26, 27),
- Ermitteln einer Phasenkorrekturwertes ($\Delta\phi$) auf der Basis
- 5 der gemessenen Quadraturphase-Komponente (V_{QM}) und/oder der gemessenen Inphase-Komponente (V_{IQ}) und
- Korrigieren des aktuell eingestellten Phasenwinkels (ϕ) des Phasenschiebers (25) durch Addieren oder Subtrahieren des ermittelten Phasenkorrekturwertes ($\Delta\phi$) in einem
- 10 Sendeunterbrechungs-Intervall.

2. Verfahren nach Anspruch 1,
dadurch gekennzeichnet,
daß das Anlegen eines Eingangssignals mit einer vorgegebenen
- 15 Inphase-Komponente (I) ohne eine Quadraturphase-Komponente ($Q=0$) und das Messen der Quadraturphase-Komponente (V_{QM}) an dem Meßpunkt (53) hinter dem Ausgang des zweiten Differenzverstärkers (27) zu Beginn eines jeden Sendeintervalls erfolgt.

- 20 3. Verfahren nach Anspruch 2,
dadurch gekennzeichnet,
daß zusätzlich die Inphase-Komponente (V_{IM}) an dem Meßpunkt (61) hinter dem Ausgang des ersten Differenzverstärkers (26)
- 25 gemessen wird.

4. Verfahren nach einem der Ansprüche 1 bis 3,
dadurch gekennzeichnet,
daß die Ermittlung des Phasenkorrekturwertes ($\Delta\phi$) gemäß
- 30 folgender Berechnung erfolgt:

$$\Delta\phi = \arctan \frac{V_{QM}}{V_{IM}} - \arctan \frac{Q}{I}$$

- wobei V_{QM} die gemessene Quadraturphase-Komponente,
- 35 V_{IM} die gemessene Inphase-Komponente,
 Q die vorgegebene Quadraturphase-Komponente und
 I die vorgegebene Inphase-Komponente ist.

5. Verfahren nach Anspruch 2 oder 3,
dadurch gekennzeichnet,
daß die Ermittlung des Phasenkorrekturwertes ($\Delta\phi$) in der
Weise erfolgt, daß
- 5 der Phasenwinkel (ϕ) in eine erste Richtung um eine
Schrittweite verändert wird, wenn die gemessene
Quadraturphase-Komponente (V_{QM}) positiv ist, und
der Phasenwinkel (ϕ) in die entgegengesetzte Richtung um
eine Schrittweite verändert wird, wenn die gemessene
10 Quadraturphase-Komponente (V_{QM}) negativ ist.
6. Verfahren nach Anspruch 5,
dadurch gekennzeichnet,
daß die Schrittweite vom dem Betrag der gemessenen
15 Quadratur-Komponente (V_{QM}) abhängt.
7. Verfahren nach einem der Ansprüche 1 bis 6,
dadurch gekennzeichnet,
daß der Phasenwinkel (ϕ) nicht verändert wird, wenn der
20 Betrag der gemessenen Quadraturphase-Komponente (V_{QM})
kleiner als ein vorgegebener Grenzwert (c) ist.
8. Verfahren nach einem der Ansprüche 1 bis 7,
dadurch gekennzeichnet,
25 daß vor oder bei der Inbetriebnahme der Sendeeinrichtung
eine Voreinstellung des Phasenwinkels (ϕ) des
Phasenschiebers (25) in der Weise erfolgt, daß an einem dem
Leistungsverstärker (9) nachgeschalteten Leistungsdetektor
(10; 39) die Ausgangsleistung (P) gemessen wird und der
30 Phasenwinkel (ϕ) so voreingestellt wird, daß sich ein
Minimum (P_{min}) der Ausgangsleistung (P) ergibt.
9. Verfahren nach Anspruch 8,
dadurch gekennzeichnet,
35 daß das Signal der Rückkopplungsschleife (16) während der
Messung der Ausgangsleistung (P) gedämpft wird.

This Page Blank (uspto)

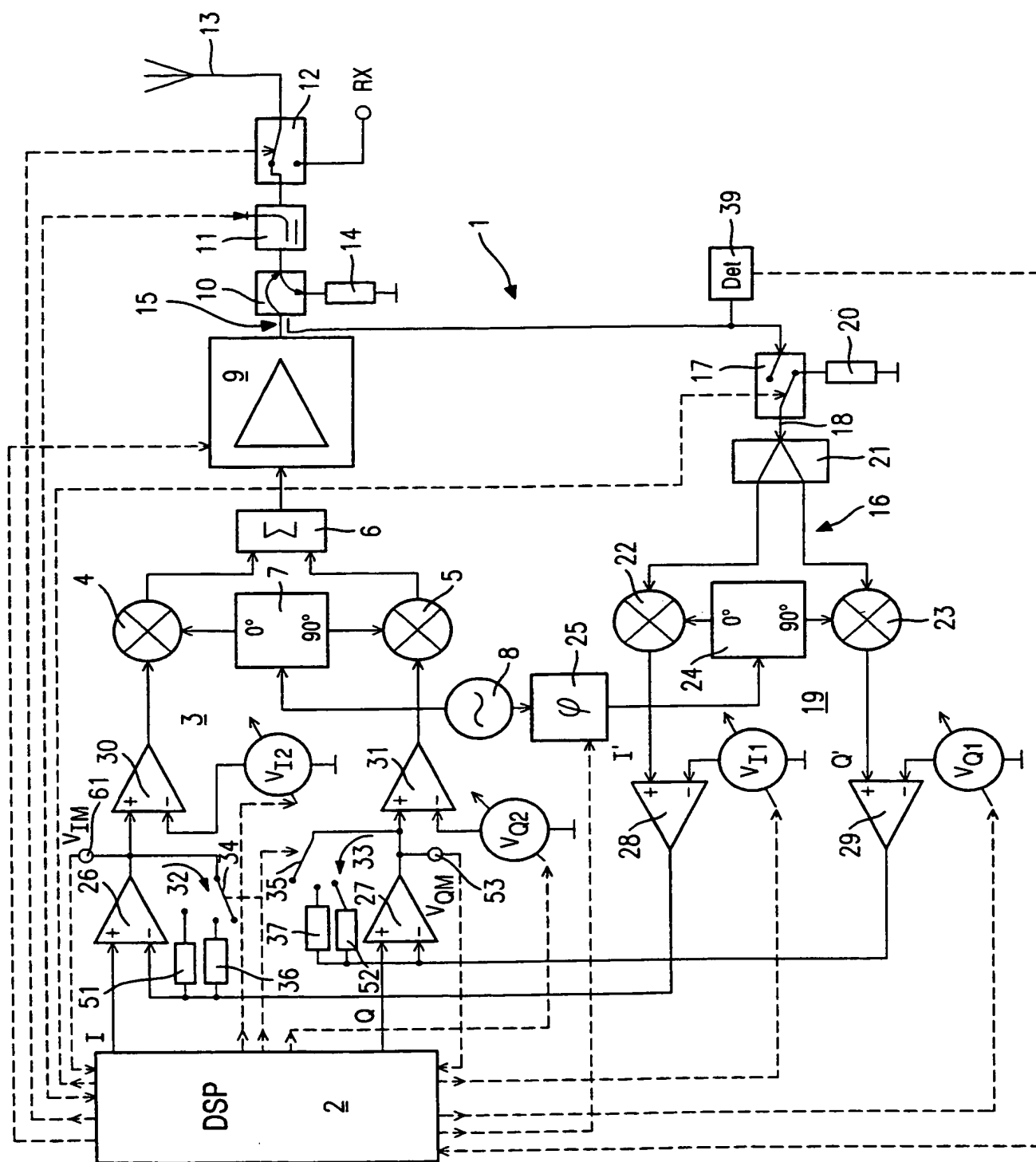


Fig. 1

This Page Blank (uspto)

2/4

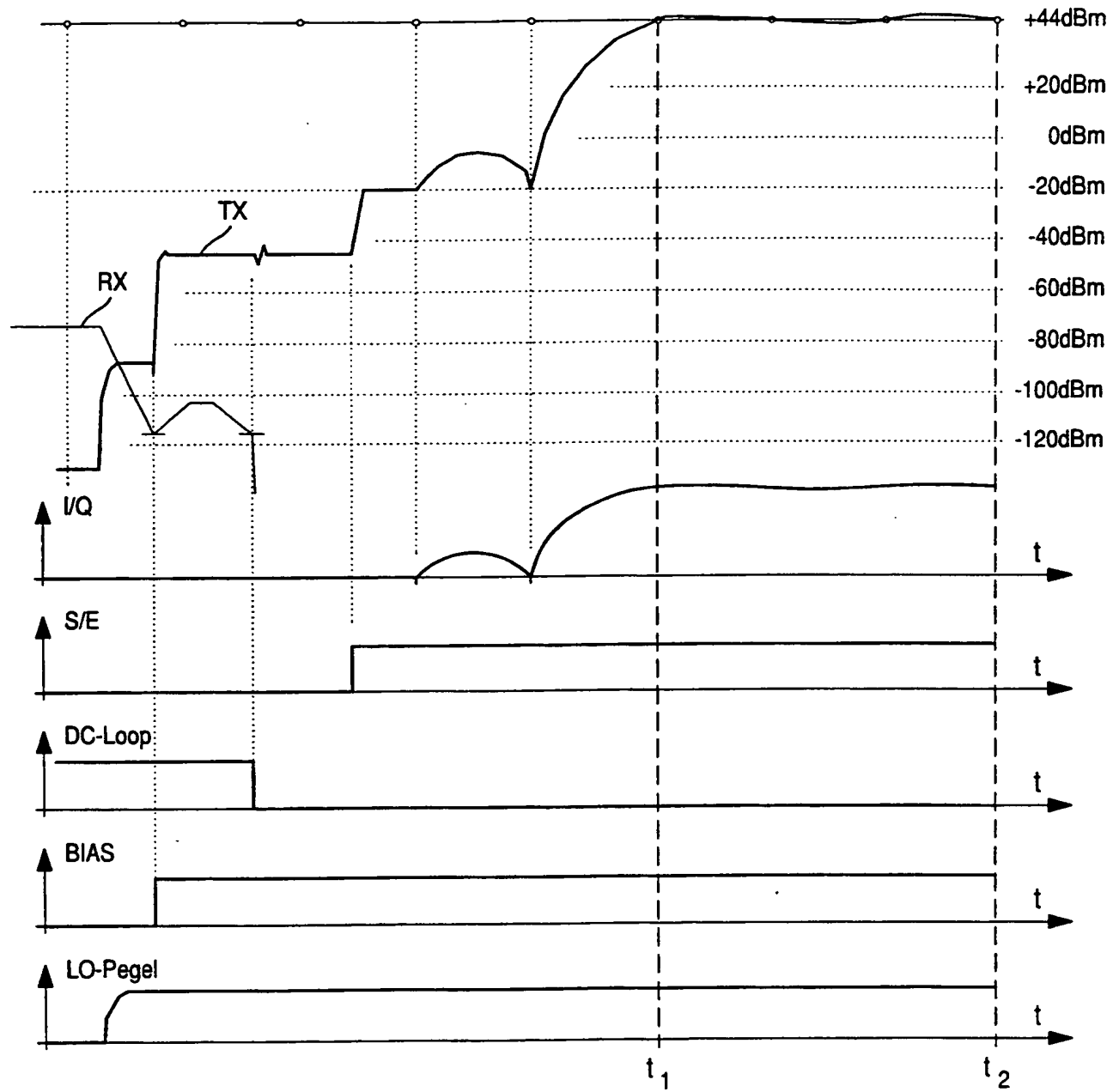


Fig. 2

This Page Blank (uspto)

3/4

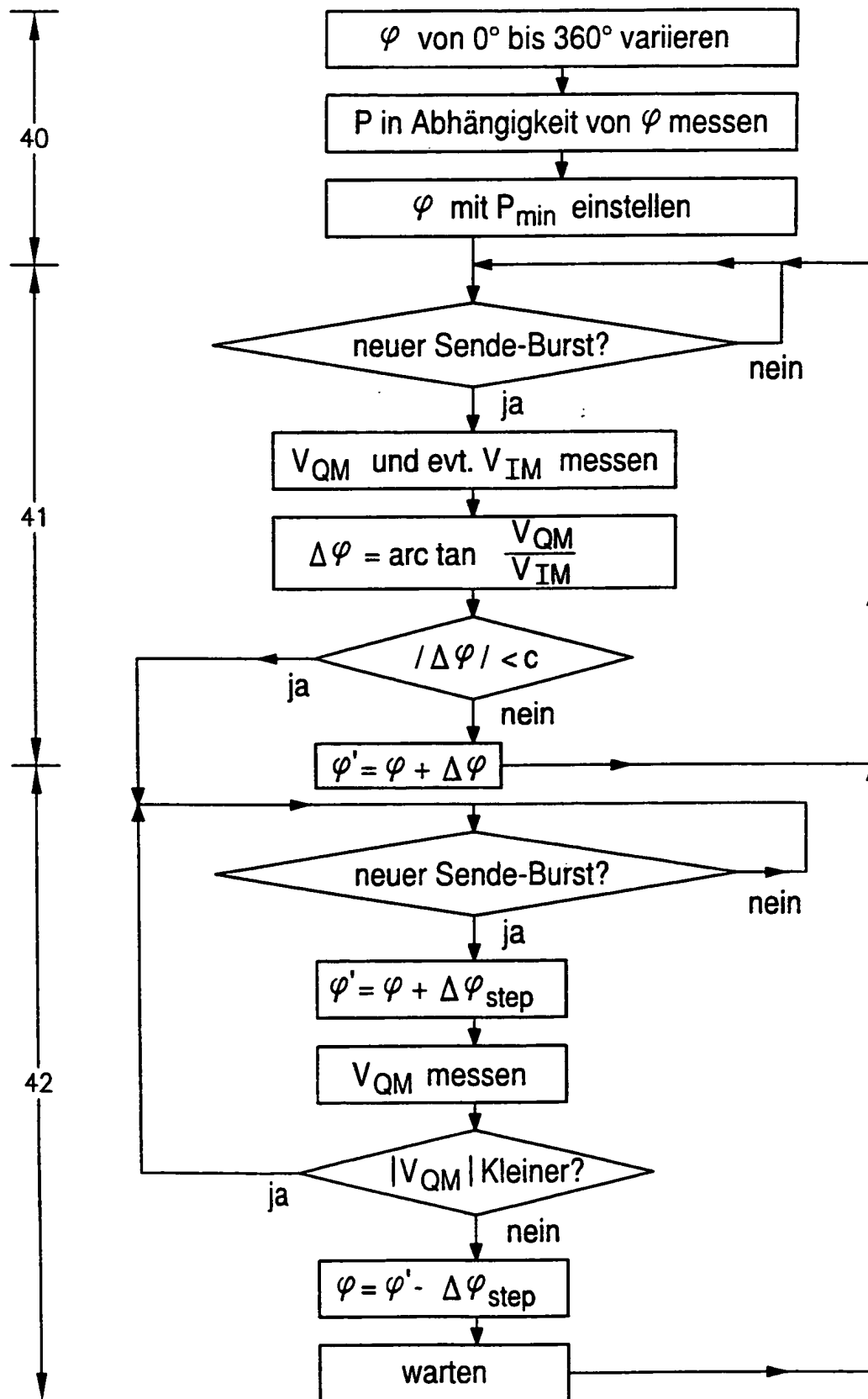


Fig. 3

This Page Blank (uspto)

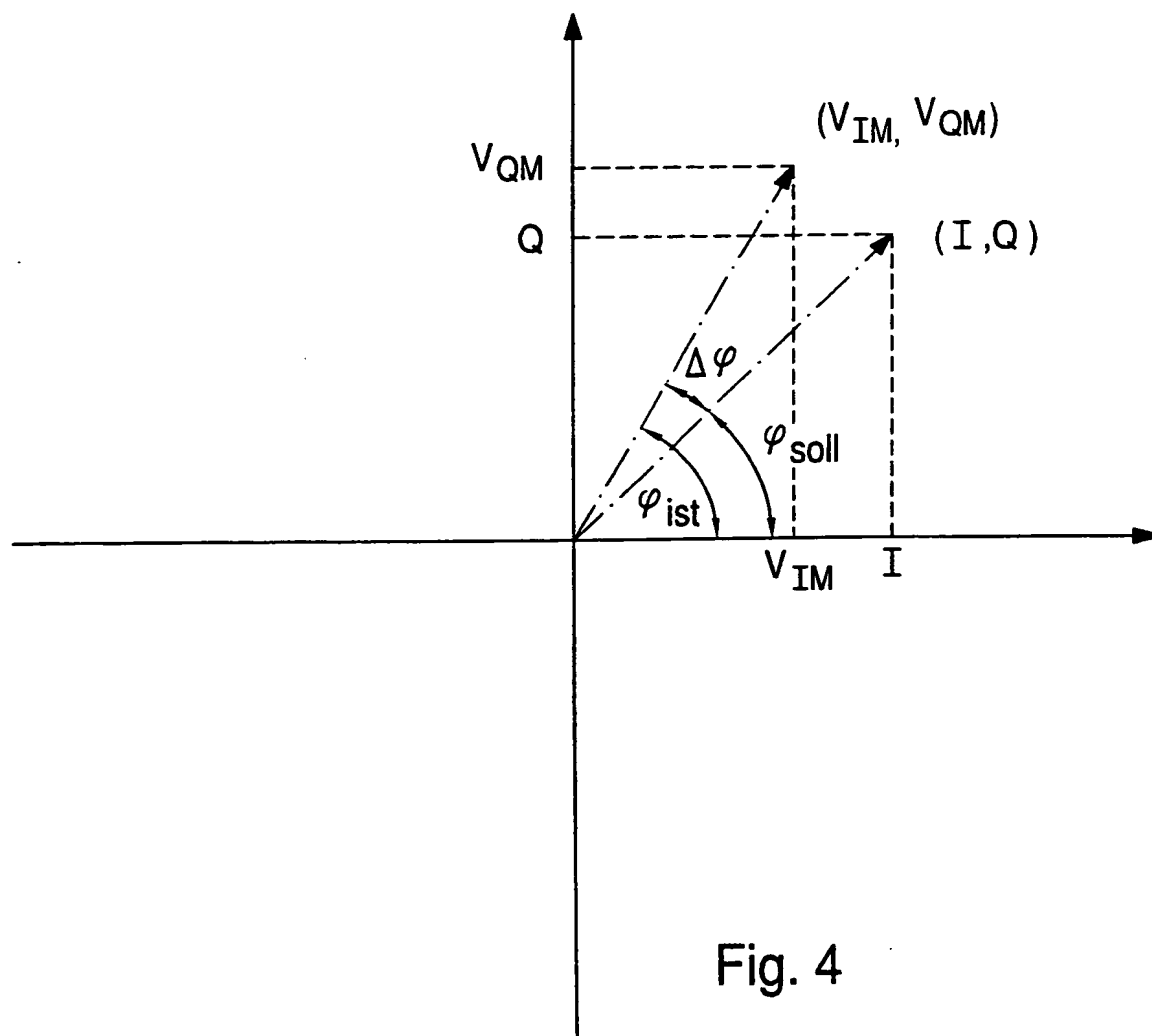


Fig. 4

This Page Blank (uspto)

A. KLASSTIFIZIERUNG DES ANMELDUNGSGEGENSTANDES

IPK 7 H04L27/36 H03F1/32

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 7 H04L H03F

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data, PAJ, INSPEC, COMPENDEX

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
P,X	WO 00 25421 A (NOKIA NETWORKS OY ;LAGERBLOM NIKLAS (FI); THOMASSON KRISTIAN (FI)) 4. Mai 2000 (2000-05-04) das ganze Dokument	1-9
X	WO 99 04486 A (CAMBRIDGE CONSULTANTS ;DAVIES THOMAS RICHARD (GB)) 28. Januar 1999 (1999-01-28) Seite 3, Zeile 1 - Zeile 5 Seite 4, Zeile 18 - Zeile 23 Seite 9, Zeile 1 - Zeile 21 Seite 12, Zeile 4 - Zeile 9 Anspruch 1 Anspruch 6	1
A		2-9

X Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen

X Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

***A* Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist**

*E) älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

2. Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie auszuführen)

O Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

P Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

T* Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

* Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfindertischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

* & " Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

30. Oktober 2000

Absendedatum des internationalen Recherchenberichts

07/11/2000

Name und Postanschrift der Internationalen Recherchebehörde
Europäisches Patentamt, P.B. 5818 Patentaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Moreno, M

C.(Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	US 5 894 496 A (JONES MARK ...N) 13. April 1999 (1999-04-13) Seite 7, Spalte 2, Zeile 46 - Zeile 53 Seite 7, Spalte 2, Zeile 60 - Zeile 65 Seite 8, Spalte 3, Zeile 37 - Zeile 49 Abbildung 2	1-9
A	WO 98 00908 A (PHILIPS PATENTVERWALTUNG ;PHILIPS ELECTRONICS NV (NL); PHILIPS NOR) 8. Januar 1998 (1998-01-08) Seite 2, Zeile 1 - Zeile 7 Seite 6, Zeile 15 - Zeile 26	1-9
A	US 5 793 817 A (WILSON JOHN F) 11. August 1998 (1998-08-11) Abbildung 4	1-9

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Inter. Sonales Aktenzeichen

PC 00/06078

Im Recherchenbericht angeführtes Patentdokument		Datum der Veröffentlichung	Mitglied(er) der Patentfamilie		Datum der Veröffentlichung
WO 0025421	A	04-05-2000	FI	982298 A	24-04-2000
			AU	1048400 A	15-05-2000
			EP	1040571 A	04-10-2000
			NO	20003258 A	22-06-2000
WO 9904486	A	28-01-1999	AU	8351298 A	10-02-1999
			EP	1016210 A	05-07-2000
US 5894496	A	13-04-1999	AU	4414197 A	02-04-1998
			WO	9811665 A	19-03-1998
WO 9800908	A	08-01-1998	EP	0847619 A	17-06-1998
			JP	11513217 T	09-11-1999
			US	5978662 A	02-11-1999
US 5793817	A	11-08-1998	EP	0803147 A	29-10-1997
			WO	9715980 A	01-05-1997
			JP	10512133 T	17-11-1998

This Page Blank (uspto)